

Minebea Power Semiconductor Device Inc.

6 入力版ワンチップインバータ IC

アプリケーションノート

【Rev 16】

適用製品

| | |
|----------|----------------------|
| AC200V 系 | ECN30620 ECN30622 |
|----------|----------------------|

ミネベアパワーデバイス株式会社
設計開発統括部 第二部

-目次-

| | |
|---|----|
| 1. 概要 | 3 |
| 1.1 システム構成 | 3 |
| 1.1.1 ワンチップインバータ IC | 3 |
| 1.1.2 システム構成 | 3 |
| 1.2 インバータ IC ブロック図 | 4 |
| 2. 製品仕様書の記載事項 | 4 |
| 3. 仕様 | 5 |
| 3.1 IC 型式 | 5 |
| 3.2 ピン配置 | 6 |
| 3.3 各端子の機能 | 8 |
| 3.4 マーキング | 12 |
| 3.5 機能・使用上のご注意 | 14 |
| 3.5.1 保護機能 | 14 |
| 3.5.2 チャージポンプ回路 | 18 |
| 3.5.3 電源シーケンス | 18 |
| 3.5.4 VBH 電源、VBL 電源 | 18 |
| 3.5.5 誘起電圧検出回路 | 19 |
| 3.5.6 内部フィルタ回路 | 19 |
| 3.5.7 ディレーティング | 19 |
| 3.6 取り扱い | 20 |
| 3.6.1 実装方法 | 20 |
| 3.6.2 放熱板取り付け時の注意事項 | 22 |
| 4. 推奨回路 | 24 |
| 4.1 標準外付け部品 | 24 |
| 4.2 その他の外付け部品 | 25 |
| 5. 不具合例(想定) | 26 |
| 5.1 VS、Vcc(15V)ラインへの外来サージによるインバータ IC 破壊(1) | 26 |
| 5.2 VS、Vcc(15V)ラインへの外来サージによるインバータ IC 破壊(2) | 26 |
| 5.3 VS、Vcc(15V)ラインへの外来サージによるインバータ IC 破壊(3) | 26 |
| 5.4 Vcc(15V)ラインへの外来サージによるインバータ IC 破壊 | 27 |
| 5.5 Vcc(15V)ラインノイズによるインバータ IC 破壊 | 27 |
| 5.6 Vs 電源投入時ノイズによるインバータ IC 破壊 | 27 |
| 5.7 検査装置のリレーノイズによるインバータ IC 破壊 | 28 |
| 5.8 欠相モータ不具合 | 28 |
| 6. ご使用上の注意事項 | 29 |
| 6.1 静電気対策 | 29 |
| 6.2 保管条件(対象: ECN30620F、ECN30622F、ECN30622R、ECN30622S) | 29 |
| 6.3 最大定格 | 29 |
| 6.4 ディレーティング設計 | 29 |
| 6.5 安全設計 | 29 |
| 6.6 用途 | 29 |
| 7. 本書の取り扱い注意事項 | 30 |

1. 概要

1.1 システム構成

1.1.1 ワンチップインバータ IC

当社ワンチップインバータ IC とは、インバータ制御に必要な様々な構成素子、回路を SOI 技術によってワンチップに集積したモノリシック IC です。モータ駆動用 IC として、三相インダクションモータ、DC ブラシレスモータなどの可変速制御に適しています。またワンチップによる小型化のメリットを生かし、制御基板が小さくできるためモータ内蔵化が可能です。

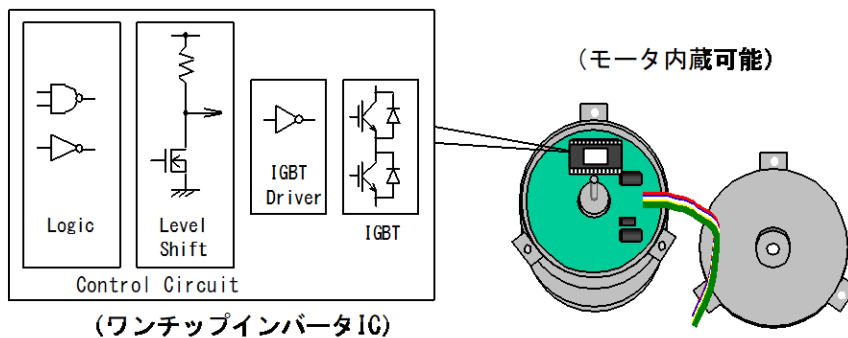


図 1.1.1.1 モータ内蔵時のイメージ図

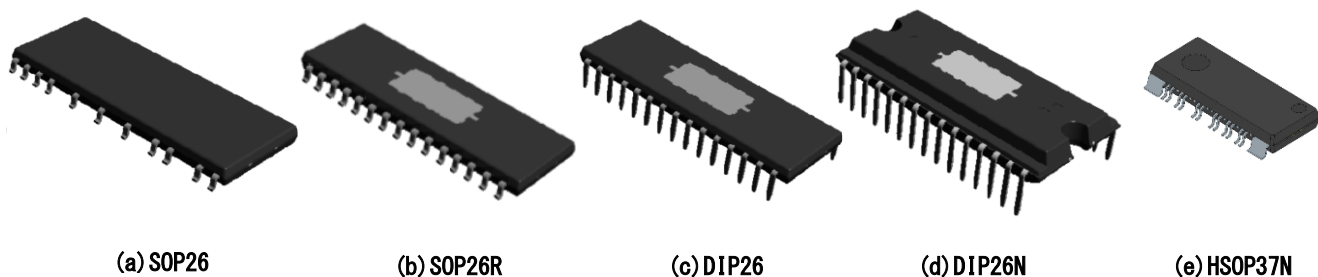


図 1.1.1.2 IC 外形図

1.1.2 システム構成

インバータは、直流を交流に変換する装置であり、モータ駆動に利用することで効率の良い可変速制御ができます。インバータ IC の基本構成を図 1.1.2.1 に示します。三相モータのインバータ駆動のための 6 個の IGBT と還流ダイオードを出力段とし、IGBT 駆動回路、レベルシフト回路、ロジック回路等で構成されています。

また当社インバータ IC は、高耐圧仕様のため商用交流電源を整流した高電圧を直接受電することができます。これによって降圧回路が不要なため、電圧変換による効率低下を抑制します。

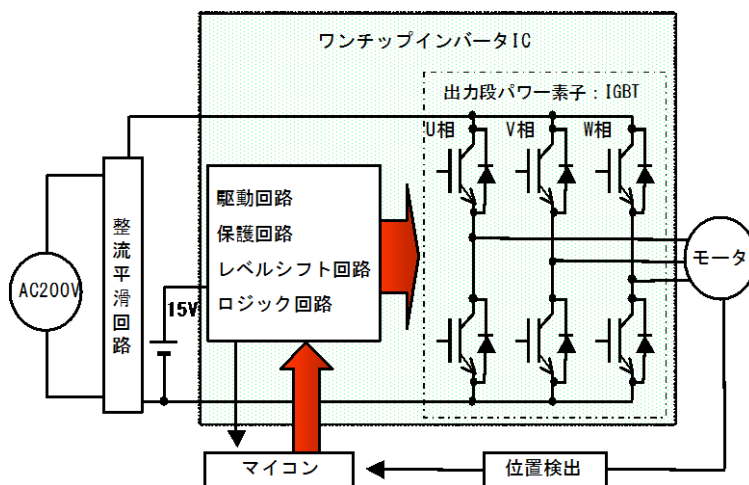


図 1.1.2.1 システム構成(例)

1.2 インバータ IC ブロック図

本製品のインバータ IC ブロック図を図 1.2.1 に示します。

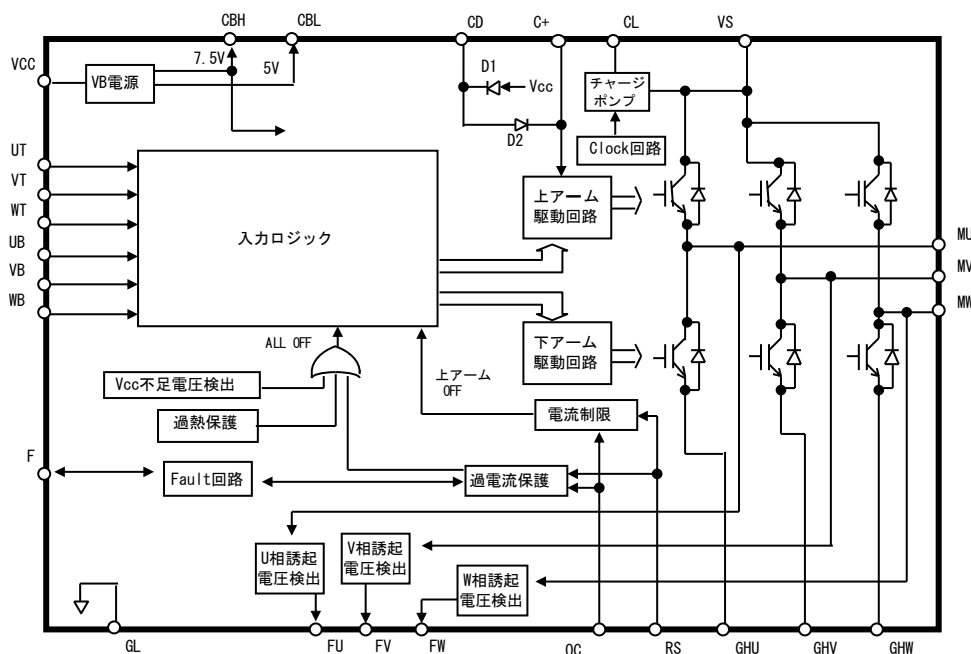


図 1.2.1 インバータ IC ブロック図

2. 製品仕様書の記載事項

製品仕様書(スペック)には次の項目が記載されます。

(1) 最大定格

- ・ IC 破壊等につながる直接的な条件(電氣的、熱的な使用条件)を記載し、条件規定のうえ安全範囲を最小値または最大値で表します。
- ・ 各項目で規定している値を一瞬たりとも超えた場合には、製品の劣化、故障が起きる可能性があります。したがって、これらの項目はいかなる使用条件でも超えないようにしてください。

(2) 電氣的特性

- ・ IC の電氣的な特性項目を規定し、最小値、標準値、最大値を記載しています。

(3) 機能・動作

- ・ 真理値表、タイミングチャート、保護機能などについて記載しています。

(4) 標準アプリケーション

- ・ IC を機能させるための回路例、外付け部品を記載しています。

(5) 安全動作領域・デレーティング

- ・ 安全動作領域、デレーティングなどを記載しています。

(6) 端子配置、端子説明

- ・ 端子配置と端子名および端子の説明を記載しています。

(7) 検査

- ・ 検査条件について記載しています。

(8) 注意事項

- ・ 静電気、最大定格、取り扱いに対する注意事項等を記載しています。

(9) 補足・参考資料

- ・ パッケージ外形などを記載しています。

3. 仕様

3.1 IC 型式

表 3.1.1 に IC 型式の定格、パッケージタイプおよび、実装方式を示します。

表 3.1.1 IC 型式とパッケージタイプ

| No. | 型式 | 最大定格 | パッケージタイプ | 実装方式 |
|-----|------------|--|----------|------|
| 1 | ECN30620F | 出力素子耐圧 : 600V 出力電流(パルス) : 2A 出力電流(DC) : 1A | SOP26 | 面実装 |
| 2 | ECN30620P | | DIP26 | ピン挿入 |
| 3 | ECN30620PN | | DIP26N | ピン挿入 |
| 4 | ECN30622F | 出力素子耐圧 : 600V 出力電流(パルス) : 3A 出力電流(DC) : 2A | SOP26 | 面実装 |
| 5 | ECN30622R | | SOP26R | 面実装 |
| 6 | ECN30622P | | DIP26 | ピン挿入 |
| 7 | ECN30622PN | | DIP26N | ピン挿入 |
| 8 | ECN30622S | | HSOP37N | 面実装 |

3.2 ピン配置

表 3.2.1 に EGN30620F、EGN30620P、EGN30620PN、EGN30622F、EGN30622R、EGN30622P、EGN30622PN のピン配置を示します。

表 3.2.2 に EGN30622S のピン配置を示します。

表3.2.1 ピン配置 (EGN30620F, EGN30620P, EGN30620PN, EGN30622F, EGN30622R, EGN30622P, EGN30622PN)

| 端子番号 | 端子記号 | 端子の説明 | 備考 |
|------|------|---------------------------------|----|
| 1 | CL | チャージポンプ回路用端子 | 注1 |
| 2 | CD | チャージポンプ回路用端子 | 注1 |
| 3 | C+ | チャージポンプ回路用端子 | 注1 |
| 4 | VS | 高圧電源端子 | 注1 |
| 5 | MW | W相出力端子 | 注1 |
| 6 | MV | V相出力端子 | 注1 |
| 7 | MU | U相出力端子 | 注1 |
| 8 | GHW | W相下アーム出力IGBTのエミッタおよび、FWDのアノード端子 | |
| 9 | GHV | V相下アーム出力IGBTのエミッタおよび、FWDのアノード端子 | |
| 10 | GHU | U相下アーム出力IGBTのエミッタおよび、FWDのアノード端子 | |
| 11 | RS | 電流制限および、過電流保護用入力端子 | |
| 12 | UB | U相下アーム制御信号入力端子 | |
| 13 | VB | V相下アーム制御信号入力端子 | |
| 14 | WB | W相下アーム制御信号入力端子 | |
| 15 | UT | U相上アーム制御信号入力端子 | |
| 16 | VT | V相上アーム制御信号入力端子 | |
| 17 | WT | W相上アーム制御信号入力端子 | |
| 18 | FU | U相誘起電圧信号出力端子 | |
| 19 | FV | V相誘起電圧信号出力端子 | |
| 20 | FW | W相誘起電圧信号出力端子 | |
| 21 | F | Fault信号出力端子または、過電流保護リセット時間設定用端子 | |
| 22 | CBL | 内蔵VBL電源端子(5V) | |
| 23 | CBH | 内蔵VBH電源端子(7.5V) | |
| 24 | OC | 電流制限機能有無、過電流保護復帰方法選択端子 | |
| 25 | VCC | 15V電源端子 | |
| 26 | GL | グランド端子 | 注2 |

注 1. 高圧系端子です。CD~CL 間と C+~VS 間の電圧は低圧のため、端子間距離は低圧端子と同じにしています。

注 2. タブは、GL 端子と同電位です。

表3.2.2 ピン配置 (ECN30622S)

| 端子番号 | 端子記号 | 端子の説明 | 備考 |
|---------------|------|---------------------------------|----|
| 1, 22, 23, 37 | GL | グラウンド端子 | |
| 2 | NC | 未接続端子 | 注2 |
| 3 | VCC | 15V電源端子 | |
| 4 | NC | 未接続端子 | 注2 |
| 5 | NC | 未接続端子 | 注2 |
| 6 | NC | 未接続端子 | 注2 |
| 7 | OC | 電流制限機能有無、過電流保護復帰方法選択端子 | |
| 8 | CBH | 内蔵VBH電源端子 (7.5V) | |
| 9 | CBL | 内蔵VBL電源端子 (5V) | |
| 10 | F | Fault信号出力端子または、過電流保護リセット時間設定用端子 | |
| 11 | FW | W相誘起電圧信号出力端子 | |
| 12 | FV | V相誘起電圧信号出力端子 | |
| 13 | FU | U相誘起電圧信号出力端子 | |
| 14 | WT | W相上アーム制御信号入力端子 | |
| 15 | VT | V相上アーム制御信号入力端子 | |
| 16 | UT | U相上アーム制御信号入力端子 | |
| 17 | WB | W相下アーム制御信号入力端子 | |
| 18 | VB | V相下アーム制御信号入力端子 | |
| 19 | UB | U相下アーム制御信号入力端子 | |
| 20 | NC | 未接続端子 | 注2 |
| 21 | RS | 電流制限および、過電流保護用入力端子 | |
| 24 | GHU | U相下アームIGBTのエミッタおよび、FWDのアノード端子 | |
| 25 | GHV | V相下アームIGBTのエミッタおよび、FWDのアノード端子 | |
| 26 | GHW | W相下アームIGBTのエミッタおよび、FWDのアノード端子 | |
| 27 | NC | 未接続端子 | 注2 |
| 28 | MU | U相出力端子 | 注1 |
| 29 | NC | 未接続端子 | 注2 |
| 30 | MV | V相出力端子 | 注1 |
| 31 | NC | 未接続端子 | 注2 |
| 32 | MW | W相出力端子 | 注1 |
| 33 | VS | 高圧電源端子 | 注1 |
| 34 | C+ | チャージポンプ回路用端子 | 注1 |
| 35 | CD | チャージポンプ回路用端子 | 注1 |
| 36 | CL | チャージポンプ回路用端子 | 注1 |

注1. 高圧端子です。CD~CL間とC+~VS間の端子間電圧は低圧のため、端子間距離は低圧端子と同じにしています。

注2. 内部チップとは接続していません。

3.3 各端子の機能

表 3.3.1 各端子の機能(1/4)

| No. | 端子記号 | 項目 | 機能・注意事項 | 関連項目 | 備考 |
|-----|-------------------|----------------|---|---|------|
| 1 | VCC | 制御系電源端子 | <ul style="list-style-type: none"> ・上アーム、下アーム駆動回路、チャージポンプ回路、内蔵 VB 電源回路等に電源を供給します。 ・Vcc(15V)の電源容量は、スタンバイ電流 ICC に CBL, CBH 端子から取り出す電流を加算し、マージンを考慮して設定してください。 | <ul style="list-style-type: none"> ・ 3.5.1 (1)Vcc(15V)不足電圧検出動作 ・ 5.1~5.5 外来サージおよび、ノイズによるインバータ IC 破壊 | |
| 2 | VS | 出力 IGBT 電源端子 | <ul style="list-style-type: none"> ・上アーム出力 IGBT のコレクタに接続されています。 | <ul style="list-style-type: none"> ・ 5.1~5.3、5.6 外来サージおよび、ノイズによるインバータ IC 破壊 | 高圧端子 |
| 3 | CBL CBH | 内蔵電源出力端子 | <ul style="list-style-type: none"> ・内蔵 VBL, VBH 電源で生成した電圧 (VBL=5.0V, VBH=7.5V) を出力します。(いずれも typ. 値です。) 2つの内蔵電源は合計電流値 50mA 以下であれば、同時に使用できます。 ・VB 電源は IC 内部回路(入力バッファ、過電流保護等)に電源を供給します。また、マイコンやホール IC 等の外部回路の電源として使用できます。 ・CBL, CBH 端子には、発振防止用コンデンサ CLO, CHO を接続してください。容量は、1.0 μF \pm10% を推奨します。 | <ul style="list-style-type: none"> ・ 3.5.4 VBH 電源、VBL 電源 | |
| 4 | GL | 制御系グランド端子 | <ul style="list-style-type: none"> ・ Vcc(15V)系、VB 電源系の GND です。 ・ HSOP37N には GL 端子が 4 個あり、これらは IC 内部で接続されています。いずれかの GL 端子から他の GL 端子へ Vs 電源電流(シャント抵抗の電流)を通流させないでください。 (例：端子番号 23 から端子番号 1 への Vs 電源電流の通流は避ける) Vs 電源電流を通流すると、IC 内部の GND 電位を変動させ、IC が誤動作する可能性があります。 | — | |
| 5 | GHU GHV GHW | 出力 IGBT エミッタ端子 | <ul style="list-style-type: none"> ・ GHU, GHV, GHW 端子は U 相, V 相, W 相下アーム出力 IGBT のエミッタに接続されています。 ・ GHU, GHV, GHW 端子と GL 端子間にシャント抵抗を接続することで、各相電流を検出することができます。 ・ GHU, GHV, GHW 端子を一括し、かつ RS 端子と GL 端子間にシャント抵抗(Rs)を接続することで、直流電流を検出できます。 | <ul style="list-style-type: none"> ・ 3.5.1 (2)電流制限・過電流保護動作と設定方法 | |
| 6 | MU MV MW | インバータ出力端子 | <ul style="list-style-type: none"> ・ 6 個の出力 IGBT と還流ダイオードで構成する三相ブリッジの出力です。 | | 高圧端子 |

表 3.3.1 各端子の機能 (2/4)

| No. | 端子記号 | 項目 | 機能・注意事項 | 関連項目 | 備考 |
|-----|----------------------------------|-----------------|---|---|----|
| 7 | UT VT WT UB VB WB | 各アーム 制御入力端子 | <ul style="list-style-type: none"> ・各相の制御信号を入力します。 ・“H”を入力した場合、出力 IGBT が ON、“L”を入力した場合、出力 IGBT が OFF します。 ・U, V, W は各相、T, B は上または下アームを示します。 ・ノイズが観測される場合は、コンデンサを設置してください。 ・入力の最大定格は VBH+0.5V です。 | | |
| | | | | | |
| 8 | RS | 過電流検出 信号入力端子 | <ul style="list-style-type: none"> ・Rs シャント抵抗の電圧をモニタし、過電流状態を検出します。 | <ul style="list-style-type: none"> ・ 3.5.1 (2) 電流制限・過電流保護動作と設定方法 | |
| | | | | | |

表 3.3.1 各端子の機能 (3/4)

| No. | 端子記号 | 項目 | 機能・注意事項 | 関連項目 | 備考 |
|-----------------------------------|----------------|--------------|---|---|------|
| 9 | C+ CL CD | 上アーム駆動回路電源端子 | <ul style="list-style-type: none"> ・ 上アーム駆動回路に電源を供給します。 ・ C+VS 間および、CD-CL 間にコンデンサを接続してください。 | <ul style="list-style-type: none"> ・ 3.5.2 チャージポンプ回路 | 高圧端子 |
| | | チャージポンプ回路用端子 | | | |
| <p>図 3.3.3 C+, CL, CD 端子の等価回路</p> | | | | | |
| 10 | FU FV FW | 誘起電圧信号出力端子 | <ul style="list-style-type: none"> ・ NMOS のオープンドレインとなっており、外部抵抗 R_F^* (推奨値 $10k\Omega \pm 5\%$) を経由して、CBL または 5V にプルアップしてください。 ・ 各アーム制御入力端子への入力信号が全て“L”の時 (UT, VT, WT, UB, VB, WB=L) に、各相の誘起電圧情報を出力します。 ・ MU, MV, MW 端子それぞれの電圧が V_{IHE} 以上の時“H”を、V_{ILE} 以下の時“L”を各相独立して出力します。 | <ul style="list-style-type: none"> ・ 3.5.5 誘起電圧検出回路 | |
| | | | | | |
| <p>図 3.3.4 FU, FV, FW 端子の等価回路</p> | | | | | |

表 3.3.1 各端子の機能(4/4)

| No. | 端子記号 | 項目 | 機能・注意事項 | 関連項目 | 備考 | |
|-----|------|-----------------------------|---|---|----|--|
| 11 | OC | 電流制限機能有無選択・過電流保護復帰方法選択端子 | <ul style="list-style-type: none"> ・ GL 端子、CBH 端子、VCC (15V) 端子のいずれかに接続することで、電流制限機能の有効/無効および、過電流保護状態からの復帰方法を選択します。 ・ 設定方法は 3.5.1 (c) OC 端子設定方法に示します。 | <ul style="list-style-type: none"> ・ 3.5.1 (2) 電流制限・過電流保護動作と設定方法 | | |
| | | | | | | |
| | | | <p>図 3.3.5 OC 端子の等価回路</p> | | | |
| 12 | F | Fault 信号出力・過電流保護リセット時間設定用端子 | <ul style="list-style-type: none"> ・ NMOS オープンドレイン構造の出力端子です。 ・ 過電流保護が動作した時のみ、NMOS が ON します。それ以外の状態では、NMOS は OFF しています。 ・ 外部抵抗 RF を経由して、CBL または 5V にプルアップしてください。OC 端子が GL 端子または、CBH 端子に接続されている場合、RF の抵抗値は推奨値 10kΩ ±5% です。加えてノイズ除去用として、F 端子と GND 間にコンデンサ CF (推奨値=0.01μF ±10%) を接続してください。 ・ OC 端子が VCC (15V) 端子に接続されている場合、外部抵抗 RF とコンデンサ CF によって、過電流保護状態からの回復時間 (Trs) が決まります。RF=820kΩ、CF=1000pF で回復時間は約 1ms になります。 | <ul style="list-style-type: none"> ・ 3.5.1 (2) 電流制限・過電流保護動作と設定方法 | | |
| | | | | | | |
| | | | <p>図 3.3.6 F 端子の等価回路</p> | | | |

3.4 マーキング

マーキングはICの表面レジン部にレーザーマークで表示しています。

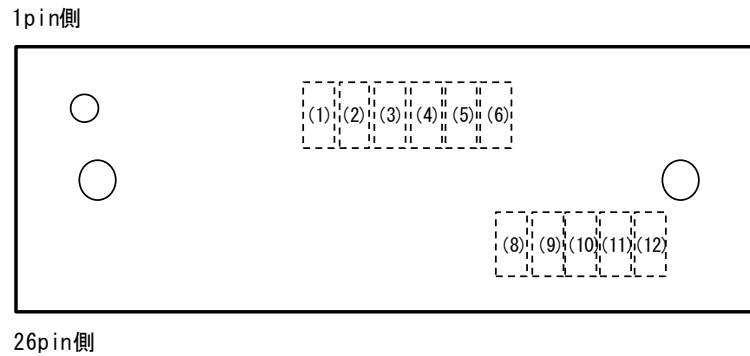


図 3.4.1 SOP26 マーキング仕様

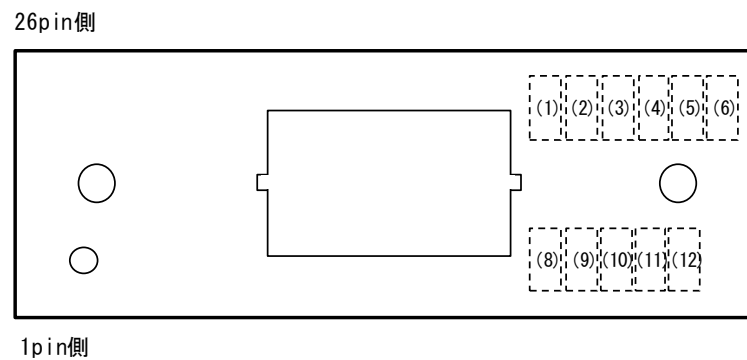


図 3.4.2 DIP26/SOP26R マーキング仕様

No. (1)～(7) : 型式名を示します。

No. (8)～(12) : ロット番号を示します。

ロット番号は下記に基づきマーキングしています。

No. (8) : 組立月/日の西暦下一桁。

No. (9) : 組立月/日の月。ただし下記記号に基づきます。

1月:A、2月:B、3月:C、4月:D、5月:E、6月:K、
7月:L、8月:M、9月:N、10月:X、11月:Y、12月:Z

No. (10)～(12) : 品質管理番号を示します。

A～Z(I、O、Qを除く)の英文字、0～9までの数字か、空白のいずれかとします。

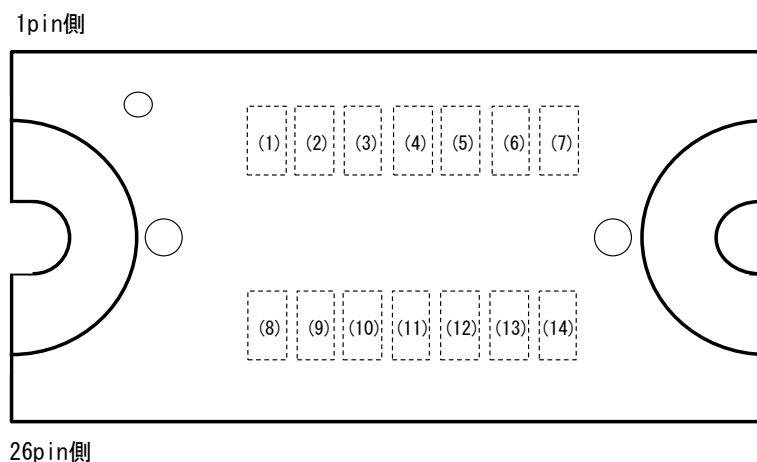


図 3.4.3 DIP26N マーキング仕様

No. (1)～(7) : 型式名を示します。

No. (8)～(14) : ロット番号を示します。

ロット番号は下記に基づきマーキングしています。

No. (8) (9) : 品質管理番号を示します。

A～Z(I, O を除く)の英文字、0～9 までの数字か、空白のいずれかとします。

No. (10) : 組立月/日の西暦下一桁。

No. (11) : 組立月/日の月。ただし下記記号に基づきます。

1月 : A、2月 : B、3月 : C、4月 : D、5月 : E、6月 : K、

7月 : L、8月 : M、9月 : N、10月 : X、11月 : Y、12月 : Z

No. (12)～(14) : 品質管理番号を示します。

A～Z(I, O, Q を除く)の英文字、0～9 までの数字か、空白のいずれかとします。

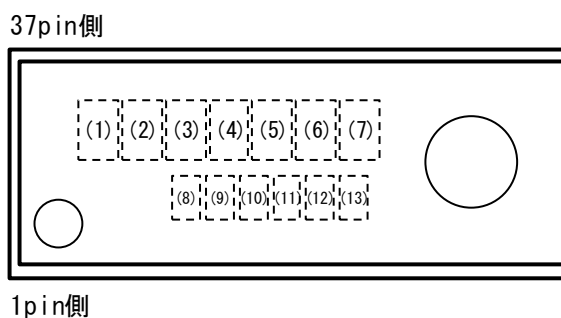


図 3.4.4 HSOP37N マーキング仕様

No. (1)～(7) : 型式名を示します。

No. (8)～(13) : ロット番号を示します。

ロット番号は下記に基づきマーキングしています。

No. (8) (9) : 組立月/日の西暦下二桁。

No. (10) : 組立月/日の月。ただし下記記号に基づきます。

1月 : A、2月 : B、3月 : C、4月 : D、5月 : E、6月 : K、

7月 : L、8月 : M、9月 : N、10月 : X、11月 : Y、12月 : Z

No. (11)～(13) : 品質管理番号を示します。

A～Z(I, O を除く)の英文字、0～9 までの数字か、空白のいずれかとします。

3.5 機能・使用上のご注意

3.5.1 保護機能

(1) Vcc (15V) 不足電圧検出動作

Vcc (15V) 電圧が低下し LVSD 動作電圧 (LVSDON) 以下になると、上下アームの出力 IGBT は入力信号に関わらずすべて OFF となります。本機能はヒステリシスを有しており、再び Vcc (15V) 電圧が上昇し、LVSD 回復電圧 (LVSDOFF) 以上となると、入力信号に応じて出力 IGBT が動作する状態に戻ります。本機能では F 端子に “L” を出力しません。

モータ回転中に Vcc (15V) 不足電圧検出機能が動作すると、Vs 電源への回生電流が発生し Vs 電源電圧が上昇する可能性があります。VS 端子電圧は最大定格を超えないようにしてください。特に VS-GND 間のコンデンサ容量が小さい場合は電圧が上昇し易いため注意してください。

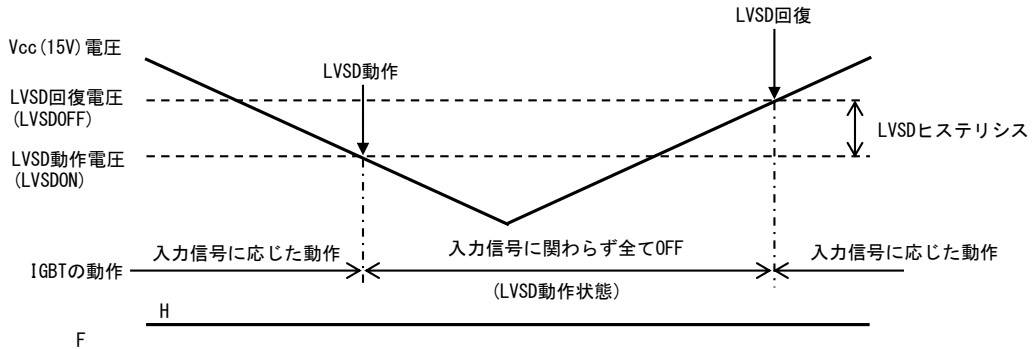


図 3.5.1.1 Vcc (15V) 不足電圧検出動作 (LVSD 動作) タイミングチャート

(2) 電流制限・過電流保護動作と設定方法

図 3.5.1.2 に本機能が有効となるシャント抵抗の電流 (一例) を示します。本機能は、図 3.5.1.3、図 3.5.1.4 に示す還流電流や電源回生電流等のシャント抵抗を正方向 (GL 端子に向かう方向) に流れない電流に対して有効ではありませんので注意してください。

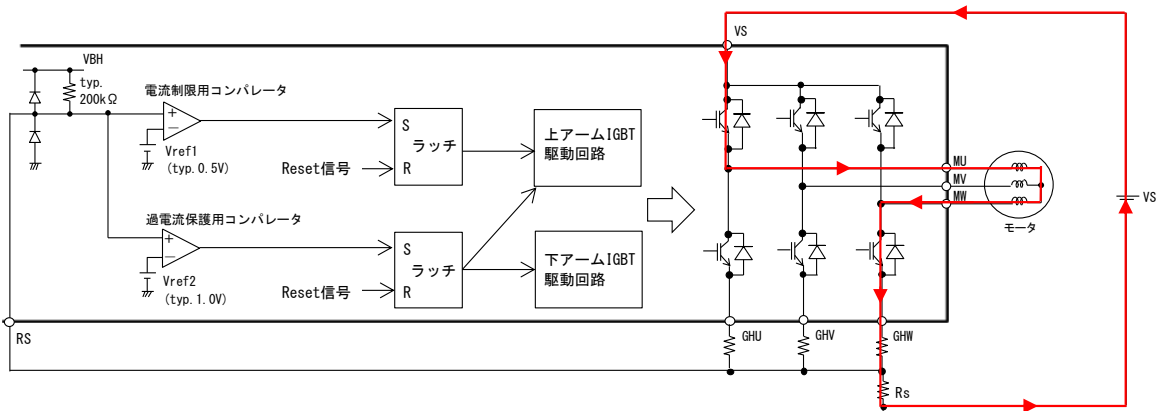


図 3.5.1.2 電流制限・過電流保護が有効となる電流経路 (一例)

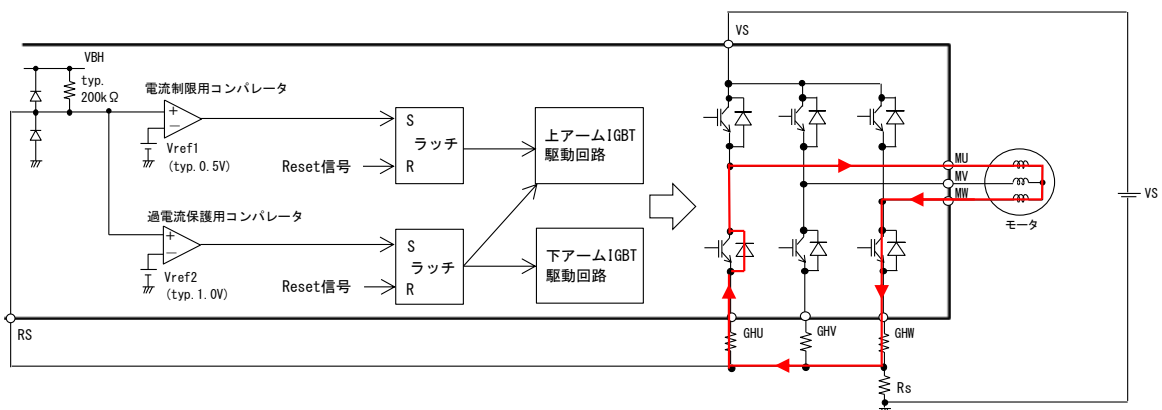


図 3.5.1.3 還流電流 (一例)

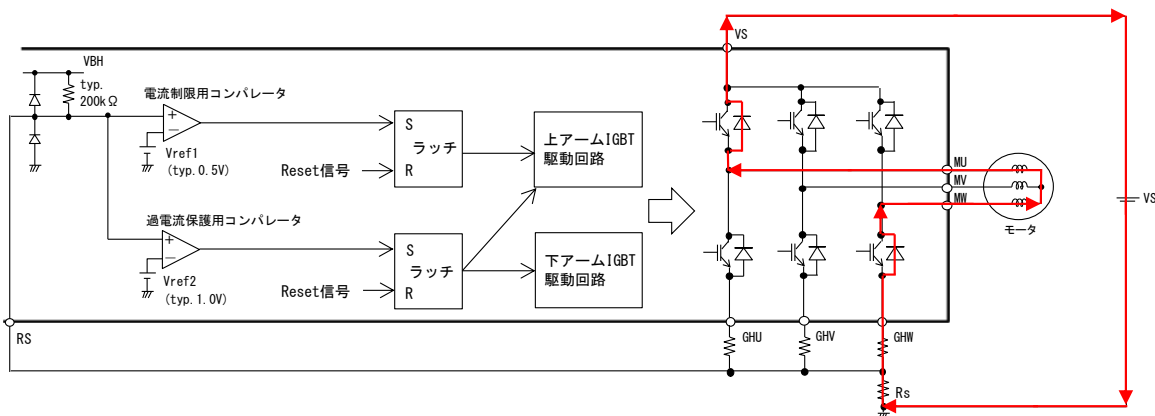


図 3.5.1.4 電源回生電流(一例)

(a) 電流制限動作

RS 端子の電圧で電流を検出します。RS 端子電圧が内部検出回路の Vref1 (typ. 0.5V) を超えると、全相上アームの出力 IGBT を OFF 状態にします。リセット動作は、UT, VT, WT それぞれを “L” レベルにすることで各相個別に行います。図 3.5.1.5 にタイミングチャートを示します。本機能では F 端子に “L” を出力しません。

(b) 過電流保護動作

RS端子電圧が内部検出回路のVref2 (typ. 1.0V) を超えると、全相上下アーム出力IGBTをOFF状態とし、F端子に “L” を出力します。本機能を使用しない場合はF端子をVCC (15V) 端子に接続してください。過電流保護動作後は、リセット動作を行うことで全相上下アーム出力IGBTが入力信号に応じて動作する状態に戻ります。リセット方法は3.5.1(c) OC端子設定方法に示します。Vcc (15V) 投入直後は、過電流保護動作状態となる場合があります。この場合、3.5.1(c) OC端子設定方法に示すリセット動作を行ってください。図3.5.1.5、図3.5.1.6、図3.5.1.7にタイミングチャートを示します。

(c) OC 端子設定方法

電流制限機能の有効/無効および、過電流保護リセット方法を OC 端子の設定により決定します。OC 端子を GL、CBH、VCC (15V) 端子の何れかに接続することで選択が可能です。表 3.5.1 に OC 端子の設定方法を示します。各設定時のタイミングチャートを図 3.5.1.5、図 3.5.1.6、図 3.5.1.7 に示します。

表3.5.1 OC端子設定方法

| 接続端子 | 電流制限機能 | 過電流保護リセット方法 | タイミングチャート |
|-----------|--------|--|-----------|
| GL | 有効 | 入力オールL保持 (Faultリセット入力時間(Tflrs)以上の保持でリセット) | 図3.5.1.5 |
| CBH | 無効 | | 図3.5.1.6 |
| VCC (15V) | 無効 | 自動 (回復時間(Trs)後リセット) | 図3.5.1.7 |

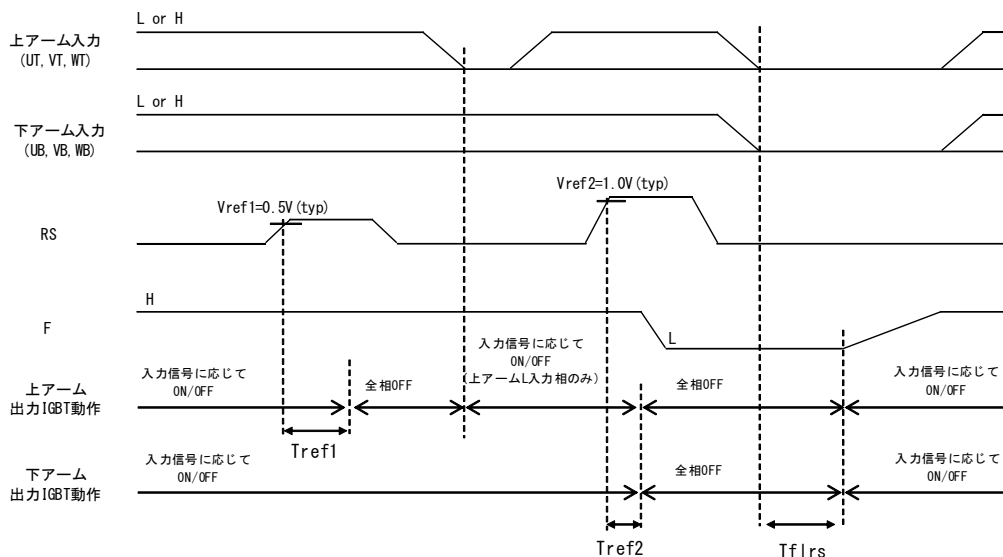


図 3.5.1.5 タイミングチャート (OC 端子を GL 端子に接続時)

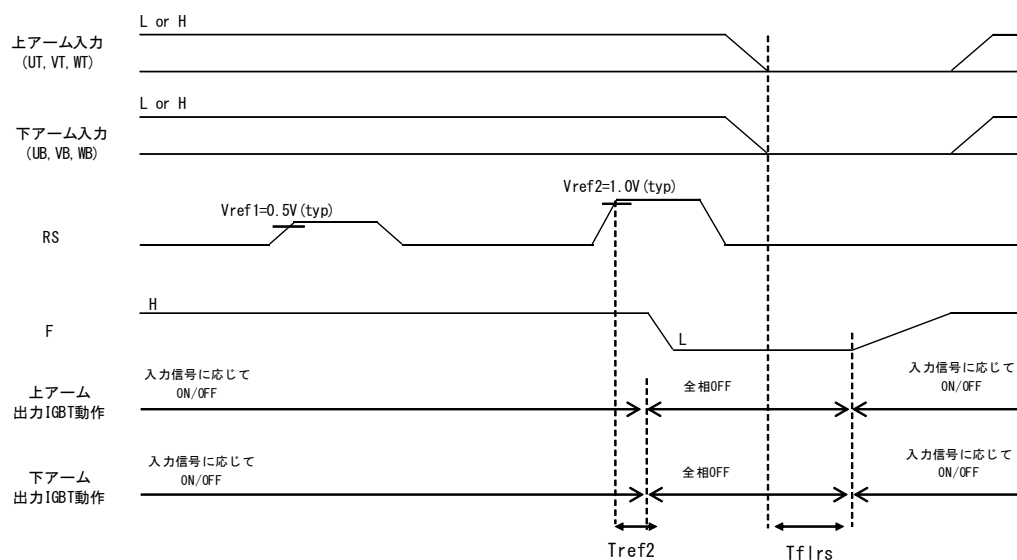


図 3.5.1.6 タイミングチャート (OC 端子を CBH 端子に接続時)

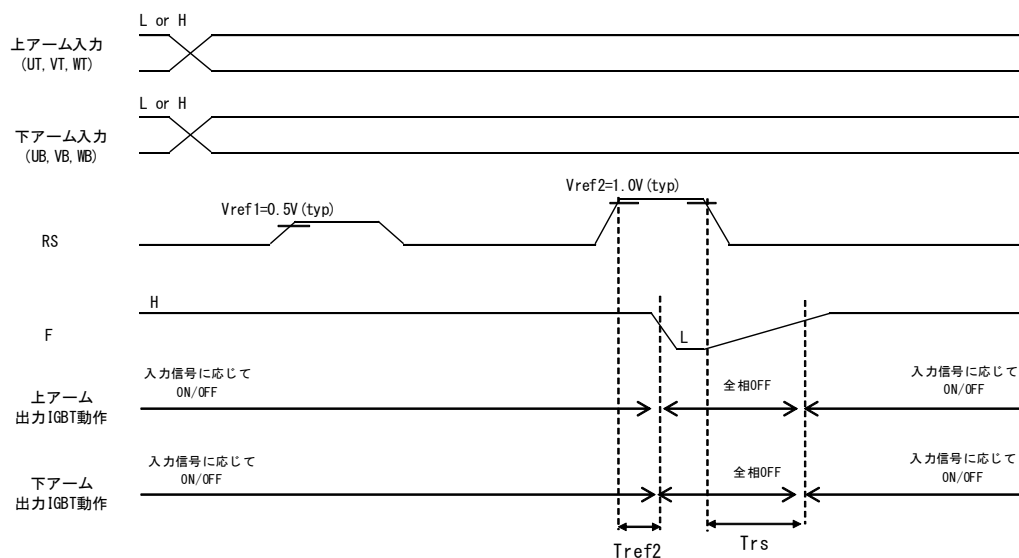


図 3.5.1.7 タイミングチャート (OC 端子を VCC (15V) 端子に接続時)

(d) 電流制限・過電流保護の電流値設定方法

電流制限動作電流値 I_{O_1} は次式で求めます。

$$I_{O_1} = V_{ref1} / R_s$$

V_{ref1} : 電流制限基準電圧

R_s : ショット抵抗の抵抗値

過電流保護動作電流値 I_{O_2} は次式で求めます。

$$I_{O_2} = V_{ref2} / R_s$$

V_{ref2} : 過電流保護基準電圧

R_s : ショット抵抗の抵抗値

設定においては、 V_{ref1} 、 V_{ref2} のばらつき、 R_s ばらつきおよび、出力 IGBT が OFF するまでの遅延時間 (T_{ref1} 、 T_{ref2}) を考慮する必要があります。IC の出力電流 (モータ巻線電流) を観測し、設計マージンを確認してください。

また、GHU、GHV、GHW 端子の電圧が製品仕様書の GH 端子電圧 (V_{gh}) の範囲を超えないよう、ショット抵抗を選定してください。

なお、RS 端子にノイズ等の影響を除去する目的で CR フィルタを追加する場合は、過電流を検出するまでの遅延時間が増加します。短絡耐量とのマージンを考慮し、追加する CR フィルタの時定数は、 $0.5 \mu s$ 以下としてください。

(e) 配線についての注意事項

ショット抵抗 R_s の配線は、極力短くしてください。GHU、GHV、GHW 端子は出力 IGBT のエミッタに接続しているため、配線の抵抗およびインダクタンス成分が大きいと出力 IGBT のエミッタ電位が変化し、異常動作する可能性があります。

(3) 過熱保護について

IC の温度が上昇し、過熱保護動作温度 ($T_{SDON} = \text{typ. } 160^\circ\text{C}$) 以上になると、入力信号に関わらず全相上下アームの出力 IGBT を OFF にします。IC の温度が過熱保護動作温度 (T_{SDON}) からヒステリシス (T_{SDHYS}) 分低下すると、入力信号に応じて出力 IGBT が動作する状態に戻ります。本機能では F 端子に “L” を出力しません。

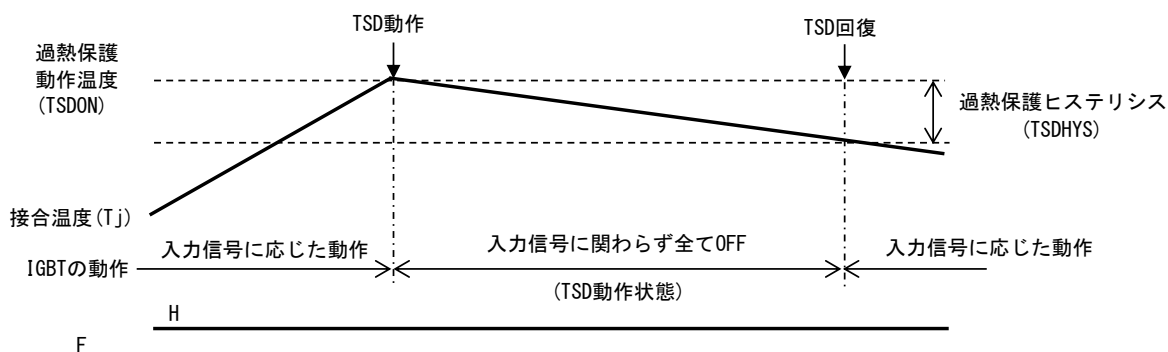


図 3.5.1.8 過熱保護動作時タイミングチャート

(4) 短絡保護機能について

インバータ出力が短絡 (負荷短絡、上下アーム短絡、地絡) した場合、IC が破壊する可能性があります。負荷短絡、上下アーム短絡に対しては、過電流保護動作により IC を保護します。ただし、ショット抵抗を介さない地絡の場合には、電流を検出できないため対応できません。地絡など IC が過電流を検出できないモードに対応するため、IC の外部回路で保護をしてください。また、複数回の短絡により出力 IGBT が局所的に発熱し、故障に至る場合もあります。短絡による過電流保護が複数回繰り返されることのないように留意してください。

3.5.2 チャージポンプ回路

図 3.5.2.1 にチャージポンプ回路のブロック図を示します。SW1, SW2 は VCC 端子に 15V を入力すると、交互に ON/OFF 動作を繰り返します。

- ①SW1:OFF、SW2:ON のとき GL 端子の電位は 0V となり、(a)の経路にてコンデンサ C1 が充電されます。
 - ②SW1:ON、SW2:OFF となると、GL 端子の電位が VS 電位に持ち上がり、(b)の経路にてコンデンサ C1 の電荷はコンデンサ C2 に汲み上げられます。
- ①②の動作をクロックの周波数で繰り返し、コンデンサ C2 に電荷を充電します。コンデンサ C2 が上アーム駆動回路の電源となります。

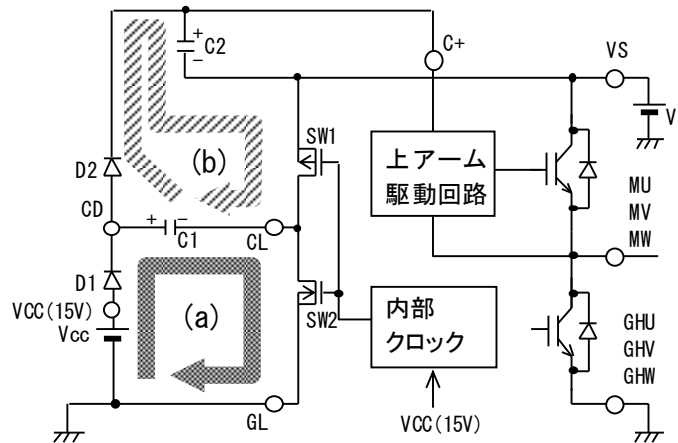


図 3.5.2.1 チャージポンプ回路

3.5.3 電源シーケンス

下記(1)(2)(3)において、シーケンスフリーです。

- (1)電源投入順序
- (2)電源遮断順序
- (3)瞬時停電時の電源遮断/復帰動作

3.5.4 VBH 電源、VBL 電源

VBH 電源、VBL 電源は、Vcc (15V) 電源から生成され、CBH 端子および、CBL 端子から出力されます。VBH 電源は、過電流保護回路等の IC 内部回路の電源となります。図 3.5.4.1 に等価回路を示します。本回路は、フィードバック回路となっています。発振防止のために CBH 端子、CBL 端子にはコンデンサ CHO、CLO を接続してください。CHO、CLO のコンデンサの容量は、 $1.0\mu\text{F} \pm 10\%$ を推奨します。コンデンサの容量が大きいほど VBH 電源、VBL 電源は安定する方向となりますが、過度に大きくせず、目安として $2\sim 3\mu\text{F}$ 以下を推奨します。CBH、CBL は同時に使用することが可能です。ただし、IBH、IBL の合計電流値は 50mA 以下としてください。

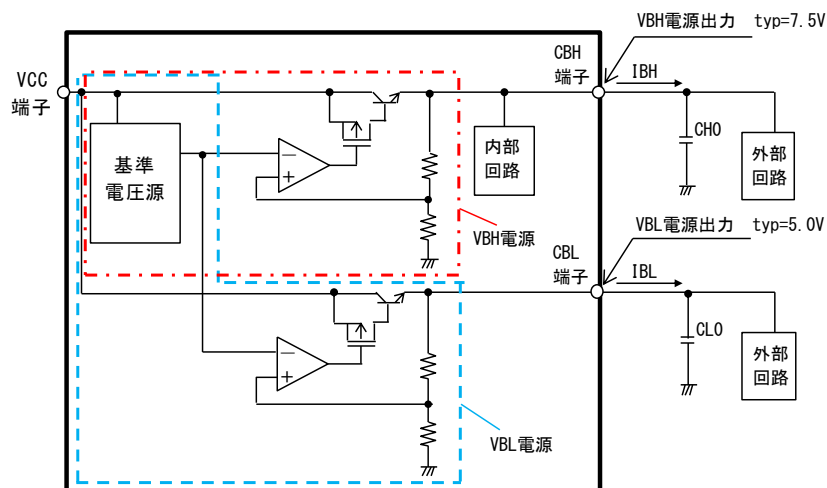


図 3.5.4.1 VBH 電源、VBL 電源等価回路

3.5.5 誘起電圧検出回路

インバータ動作停止時に外力によってモータが回転している場合（フリーラン）の位置情報として、FU 端子から U 相、FV 端子から V 相、FW 端子から W 相の誘起電圧情報を出力します。図 3.5.5.1 にタイミングチャートを示します。誘起電圧信号を出力する条件は、UT, VT, WT, UB, VB, WB 全端子 “L” 入力時です。この条件以外では、FU、FV、FW 信号を位置情報として使用しないでください。また、モータの回転速度が低下し、誘起電圧が検出レベル (VILE) を下回ると、FU、FV、FW 端子は “L” 出力となります。モータのばらつき、検出レベルのばらつきを考慮のうえで本信号を使用してください。

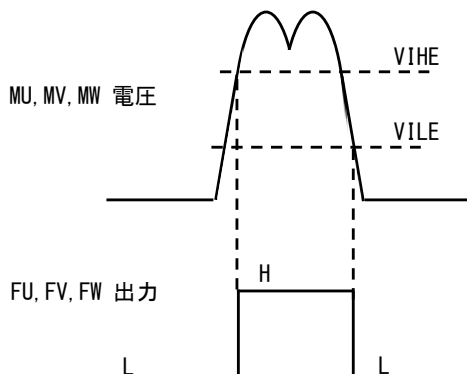


図 3.5.5.1 モータ出力 (MU, MV, MW) と FU, FV, FW 端子信号出力のタイミングチャート

3.5.6 内部フィルタ回路

上下アーム駆動回路の前段に、内部フィルタ回路を備えています。このフィルタ回路は、入力端子 (UT, VT, WT, UB, VB, WB) に入力される約 $0.5 \mu s$ 以下の信号やノイズを除去します。

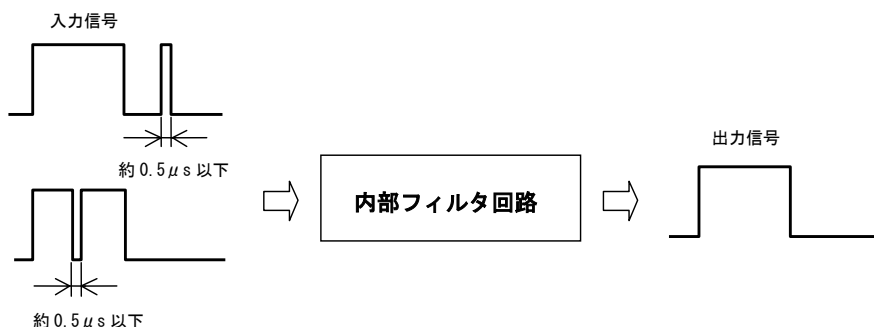


図 3.5.6.1 内部フィルタ回路の動作

3.5.7 ディレーティング

最大定格に対してどの程度のディレーティングを考慮するかということは、信頼性設計の中で重要な問題です。システムの設計段階で考慮して頂きたいディレーティング項目は、電圧、電流、電力、負荷等の電氣的ストレス、温度、湿度等の環境条件、振動、衝撃等の機械的ストレスです。

表 3.5.7.1 に信頼性設計上考慮すべきディレーティング基準例を示します。これらのディレーティング項目についてはシステムの設計段階で考慮することが望ましいです。基準内に設定することが困難な場合については、最大定格がより大きなデバイスを選定するなどの別の手段が必要になりますので、当社営業窓口へ相談してください。

表3.5.7.1 ディレーティング設計基準例

| 項目 | 型式 | |
|---------|--------------------------------|--|
| | ECN30620F/ECN30620P/ECN30620PN | ECN30622F/ECN30622R/ECN30622P/ECN30622PN/ECN30622S |
| 接合温度 Tj | 110°C 以下 | |
| VS 電源電圧 | 450V 以下 | |
| 出力尖頭電流 | 0.7A 以下 | 1.4A 以下 |

3.6 取り扱い

3.6.1 実装方法

(1) 端子間絶縁について

下記番号の端子間には高電圧が印加されますので、必要に応じてコーティング処理またはモールド等の絶縁処置を施してください。

- ・ SOP26, SOP26R, DIP26, DIP26N : ピン No. 2-3 間、4-5 間、5-6 間、6-7 間、7-8 間
- ・ HSOP37N : ピン No. 26-28 間、28-30 間、30-32 間、32-33 間、34-35 間

(2) タブの接続について

タブと IC の GL 端子は内部のフレームで接続されています。タブの取り扱いについては、以下の点に注意してください。

(a) SOP26 の場合

タブの電位はオープンまたは、GL 端子と同電位にしてください。

タブは IC の下面(プリント基板側)にあります。プリント基板上の GND 以外の配線は、ソルダレジスト等のコーティング有無に関わらず、タブに触れないようにしてください。特に高圧配線とタブの間は、十分な絶縁距離を確保してください。

(b) DIP26/SOP26R の場合

タブの電位はオープンまたは、GL 端子と同電位にしてください。

タブは IC の上面にあります。IC のタブと筐体との間で絶縁が必要な場合には、タブと筐体間に絶縁シート等を挟んでください。タブと筐体間の絶縁が不十分の場合、IC は、筐体と GND との間に高電圧を加える絶縁耐圧試験に耐えることができません。

(c) DIP26N の場合

タブは IC の上面にあります。ねじ締めによりタブに放熱板を取り付ける場合は、放熱板の電位を GL 端子と同電位にしてください。ねじ締めによりタブに放熱板を取り付けず、かつタブと筐体との間で絶縁が必要な場合には、タブと筐体間に絶縁シート等を挟んでください。タブと筐体間の絶縁が不十分の場合、IC は、筐体と GND との間に高電圧を加える絶縁耐圧試験に耐えることができません。

(3) リード端子の信頼性

DIP26N に放熱板を取り付けて使用する場合、リード端子に負荷がかかりご使用条件によっては振動や衝撃により破損する可能性があります。基板実装後の振動試験などにより十分な評価を行ってください。特に IC のボディ(レジン部)と基板との間にスペースがある場合、リード端子への負荷が大きくなりますので注意してください。

(4) タブ吊りについて

IC の側面図を図 3.6.1.1 に示します。

IC の側面(両側)にはタブ吊りと呼ばれる部分があり、タブ吊りは GL 端子と同電位に接続されています。タブ吊りの近くに高圧の配線や部品を配置する場合は、コーティング処理またはモールド等の絶縁処置を施してください。

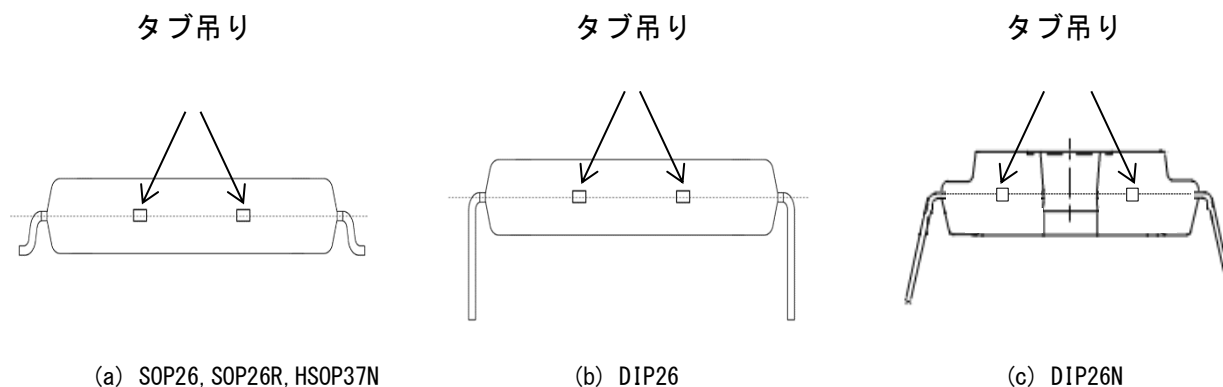


図 3.6.1.1 IC 側面図

(5) コーティング樹脂について

コーティング樹脂がおよぼす半導体デバイスへの影響(熱的、機械的ストレス等)は、使用する基板のサイズや実装部品などによって異なります。コーティング処理を行う場合は、基板メーカーや樹脂メーカーとご相談のうえ、使用する樹脂を決定してください。

(6) はんだ付け条件

(a) SOP26, SOP26R, HSOP37Nのはんだ付け条件

本製品は鉛フリー品です。リフローによる推奨実装条件を図 3.6.1.2 に示します。

SOP26R に放熱板を取り付ける場合はタブにはんだを付けしないでください。はんだが付いてタブの平坦性が損われると、放熱板の取り付け面との接触性が悪くなり放熱性が低下する可能性があります。

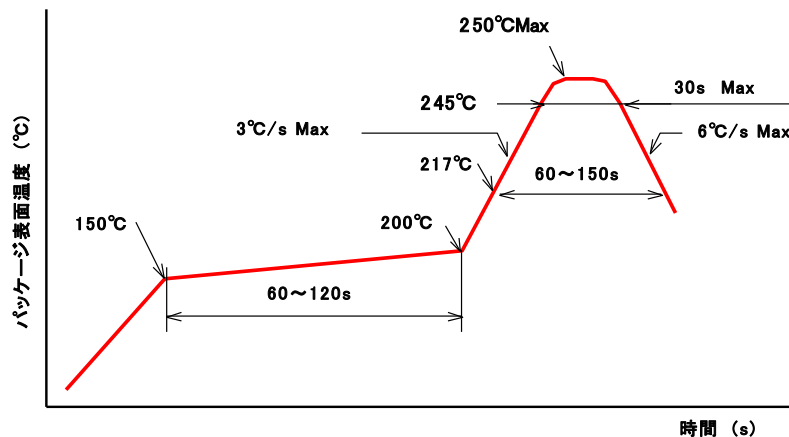


図 3.6.1.2 赤外線リフローおよびエアリフロー推奨条件

(b, c) DIP26, DIP26N のはんだ付け条件

フローはんだ*のピーク温度は260°C以下、浸漬時間は10秒以下としてください。

実装によるストレスが大きい場合(予備加熱による長時間の温度上昇や、実装による応力など)、ICの劣化または破壊の原因となる可能性があります。基板実装後、システムとして確認してください。

放熱板を取り付ける場合はタブにはんだを付けしないでください。はんだが付いてタブの平坦性が損われると、放熱板の取り付け面との接触性が悪くなり放熱性が低下する可能性があります。

※フローはんだ：リード端子のみはんだ槽に入り、樹脂および、タブ部ははんだ槽に入りません。

(7) はんだ接続部の信頼性

はんだ接続部の信頼性は、はんだ付け条件、基板材質、フットパターンなどの影響を受けます。

ご使用にあたっては、基板実装後の温度サイクル試験や熱衝撃試験などにより十分な評価を行ってください。

特にSOP26, SOP26R, HSOP37Nを熱膨張率の高い基板(GEM-3など)に実装すると、はんだ接合部の寿命が低下する場合がありますので注意してください。

3.6.2 放熱板取り付け時の注意事項

ICの放熱にはタブ側に放熱板を取り付けることが効果的です。放熱板を取り付ける場合は、DIP26Nを選定し、ボディ(レジン部)へのネジ締めにより取り付けることを推奨します。他の方法(クリップの使用や、基板へのネジ締めなど)の場合、放熱板とICとの密着性のばらつきや、取り付け部の信頼性などの問題が発生する可能性がありますので、お客様の責任において選定・導入を判断してください。DIP26Nにネジ締めにより放熱板を取り付ける場合、放熱板の電位はGL端子と同電位とし、以下の点に注意してください。

(1) 放熱板について

放熱板が不適切な場合、放熱効果を妨げたり、無理な応力が加えられることによる特性劣化やレジクラックが起きる可能性があります。放熱板について、次の点を守ってください。

- (a) 放熱板の反りは、凸および凹について、ねじ穴間で0.05mm以下としてください。(図3.6.2.1)
また、ねじれについても最大0.05mmとしてください。
- (b) アルミ板、銅板、鉄板の場合には、プレスばりがないことを確認し、ねじ穴の面取りをしてください。
- (c) ICとの接触面を平たん(▽▽仕上げ)に磨き上げてください。
- (d) ICと放熱板の間に、切削くずなどの異物が挟まれないようにしてください。
- (e) ねじ穴間隔は、ICのねじ穴間隔(typ. 29.5mm)と一致させて設計してください。ねじ穴間隔が広すぎたり、狭すぎたりすると、レジクラックの原因になります。

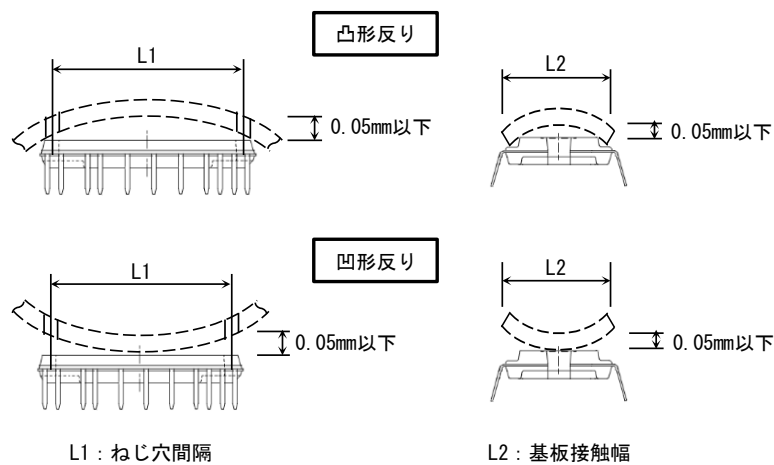
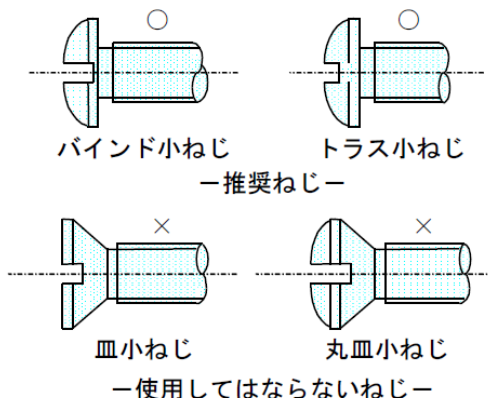


図 3.6.2.1 放熱板の反り

(2) 使用するねじについて

IC と放熱板の取り付けに使用するねじは、大別して小ねじとタッピングねじがあります。これらの使用については、次の点に注意してください。

- (a) ねじは、JIS-B1101 で規格されたバインド小ねじ、トラス小ねじ相当の頭部を持つねじを使用してください。
- (b) 皿ねじは、IC に異常な応力を加えることとなりますので、使用しないでください。(図 3.6.2.2)
- (c) タッピングねじを使用する場合は、締め付けトルクが大きくなり、所望の接触抵抗が得られなくなる可能性があります。タッピングねじを使用する場合は、締め付けトルクが大きくなりすぎないように注意してください。締め付けトルクについては、3.6.2(3) 項を参照してください。
- (d) タッピングねじを使用する場合は、IC 取り付け部の穴径より細いものを使用してください。太いねじを使用すると、放熱板だけでなく、IC の取り付け穴にもタップすることになり、故障の原因になります。



丸ねじ、なべねじ、トラスねじ、バインドねじ、平ねじのいずれかを使用してください。

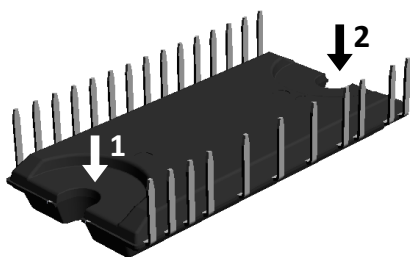
図 3.6.2.2 推奨ねじ、使用してはならないねじの種類

(3) 締め付け方法について

締め付けトルクが小さすぎると熱抵抗の増大を招き、大きすぎると IC にひずみを与え、レジックラック、ペレット破壊、コネクタリード断線などの故障を招く可能性があります。締め付けトルクの目安は、0.39~0.59N・m(4~6kg・cm)です。(取り付けねじ：M3)

締め付けには手動トルクドライバか電動ドライバを使用してください。インパクトドライバは使用しないでください。電動ドライバを使用する場合、締め付け時のドライバの回転数は最大で 700rpm としてください。それ以上の回転数で締め付けると、IC に過度な応力がかかり、レジックラックが発生する可能性があります。

締め付け順序を図 3.6.2.3 に示します。



(a) 締め付け順序

仮締め：1→2

本締め：1→2

仮締めの締め付けトルクは最大トルク定格の 20~30% に設定してください。

(b) 平ワッシャー組込ねじ(スプリングワッシャー付きも含む)を使用するか、平ワッシャーを必ず入れてください。

平ワッシャーなしでねじを締めると IC が欠ける恐れがあります。

図 3.6.2.3 取り付けねじ締め付け順序例

(4) シリコングリスについて

IC と放熱板間の熱伝導を良くし、放熱効果を高めるために、IC と放熱板の接触面にシリコングリスを均一に薄く(100um 以下)塗布します。必要以上のシリコングリスを塗布すると、放熱性が低下したり、IC に過度な応力がかかり、レジックラックが発生する可能性があります。また、使用するシリコングリスの粘度が大きい(固い)場合も、レジックラックが発生する可能性がありますので注意してください。

推奨するシリコングリスの例を表 3.6.2.1 に示します。使用するシリコングリスは、下記または相当品を推奨します。

表3.6.2.1 推奨シリコングリス

| No. | 型式 | メーカー |
|-----|-------|------------|
| 1 | G-747 | 信越化学工業株式会社 |

4. 推奨回路

4.1 標準外付け部品

表4.1.1に推奨の外付け部品を示します。

表4.1.1 標準外付け部品

| 部品 | 標準値 | 目的 | 備考 |
|---------------|-----------------------------|-----------------|--------------------------------|
| CH0, CL0 | 1.0 μ F \pm 10%, 25V | 内蔵VB電源平滑用 | |
| C1, C2 | 0.22 μ F \pm 10%, 25V | チャージポンプ用 | 注1に注意事項を示します。 |
| Rs | システムにより異なります。設定方法を注2に示します。 | 電流制限設定、過電流保護用 | 注2に設定方法を示します。 |
| RFU, RFV, RFW | 10k Ω \pm 5% | プルアップ用 | |
| CF | 0.01 μ F \pm 10%, 25V | Fault信号出力ノイズ除去用 | OC端子をGL端子またはCBH端子に接続した場合の設定です。 |
| RF | 10k Ω \pm 10% | プルアップ用 | |
| CF | 1000pF \pm 10%, 25V | 過電流保護リセット時間設定用 | OC端子をVCC (15V) 端子に接続した場合の設定です。 |
| RF | 820k Ω \pm 10% | | |

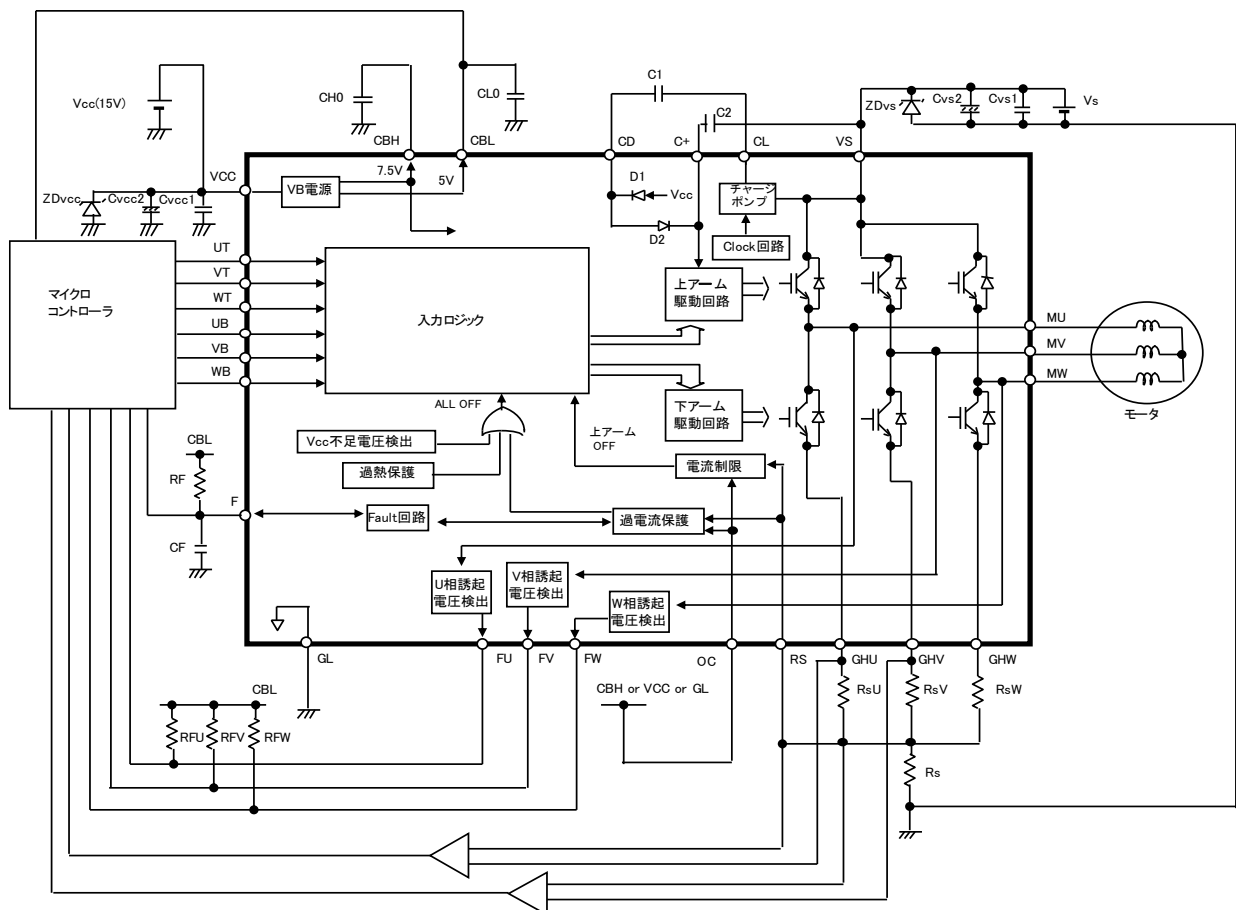


図 4.1.1 ICのブロック図と外付け部品

注 1. チャージポンプ回路の部品設定についてのご注意

コンデンサの容量が小さいと C+端子からの IC 内部消費電流により、C+端子～VS 端子間電圧が減少します。C+端子～VS 端子間電圧が減少すると上アーム出力 IGBT のゲート電圧が低下します。ゲート電圧の低下は、上アーム出力 IGBT の ON 抵抗増加による Tj 上昇や、上アーム出力 IGBT の飽和電流の低下を起こす可能性があり、IC の劣化・故障の原因となりますので注意してください。

C+端子～VS 端子間電圧および CD 端子～CL 端子間電圧は、8V 未満とらないようにしてください。

コンデンサに印加される電圧は動作上ほぼ Vcc となります。コンデンサの耐圧は Vcc 電圧以上の耐圧が必要です。標準部品以外をご使用される場合は、注意してください。

注 2. Rs 抵抗の部品設定についてのご注意

Rs 抵抗値により、電流制限・過電流保護の電流値を設定します。

電流制限動作電流値 I_{O_1} は次式で求めます。

$$I_{O_1} = V_{ref1} / R_s$$

V_{ref1} : 電流制限基準電圧

R_s : シャント抵抗の抵抗値

過電流保護動作電流値 I_{O_2} は次式で求めます。

$$I_{O_2} = V_{ref2} / R_s$$

V_{ref2} : 過電流保護基準電圧

R_s : シャント抵抗の抵抗値

シャント抵抗 R_s は、上記および製品仕様書を参照のうえ、決定してください。

R_s 抵抗とRS端子、GH*端子間の配線はできるだけ短くしてください。

RS端子はCRフィルタを内蔵しています。

時定数は電流制限回路が約 $1.2 \mu s$ 、過電流保護回路が約 $0.6 \mu s$ です。

ノイズ等の影響で電流制限・過電流保護機能が誤動作する場合は、外部にCRフィルタを追加することが有効です。

ただし、外部に追加するCRフィルタによって電流を検出するまでの遅延時間が増加しますので注意してください。

外部に追加するCRフィルタの時定数は $0.5 \mu s$ 以下を推奨します。

4.2 その他の外付け部品

電源の安定化とICを電圧サージから保護するため、表4.1.2の部品を配置することを推奨します。

部品設定については、使用状態に合わせて調整してください。また、電圧サージ吸収の効果を得るため、各部品はIC端子近傍に設置してください。

表4.2.1 その他の外付け部品

| No. | 部品 | 目的 | 備考 |
|-----|-------|----------------|-------------------------------------|
| 1 | Cvcc1 | VCC用 高周波ノイズ除去用 | 周波数特性の良いセラミックコンデンサなど $1 \mu F$ 程度 |
| 2 | Cvcc2 | VCC用 Vcc電源平滑用 | 電解コンデンサなど $1 \mu F$ 程度 |
| 3 | ZDvcc | VCC用 過電圧吸収用 | 周波数特性の良いツェナーダイオード |
| 4 | Cvs1 | VS用 高周波ノイズ除去用 | 周波数特性の良いセラミックコンデンサなど $33nF/630V$ 程度 |
| 5 | Cvs2 | VS用 VS電源平滑用 | 電解コンデンサなど $1 \mu F/630V$ 程度 |
| 6 | ZDvs | VS用 過電圧吸収用 | 周波数特性の良いツェナーダイオード |

5. 不具合例(想定)

5.1 VS、Vcc(15V)ラインへの外来サージによるインバータ IC 破壊(1)

- ・原因 モータの VS ライン、Vcc(15V)ラインへの外来サージがインバータ IC へ印加された。サージ吸収用ツェナーダイオードのツェナー電圧が IC の最大定格より高いため保護とならなかった。
- ・症状 IC の過電圧破壊によって、モータが回転しない。
- ・対策 サージ吸収用ツェナーダイオードには、ツェナー電圧が最大定格より低いものを使用してください。また、ツェナーダイオードの定格容量をより大きくすることでサージ吸収効果が向上します。

5.2 VS、Vcc(15V)ラインへの外来サージによるインバータ IC 破壊(2)

- ・原因 モータの VS ライン、Vcc(15V)ラインへの外来サージがインバータ IC へ印加された。サージ吸収用のパスコンの容量が小さいため、サージを十分吸収できなかった。
- ・症状 IC の過電圧破壊によって、モータが回転しない。
- ・対策 サージ吸収用のパスコンには、外来サージを吸収できる容量のものを使用してください。

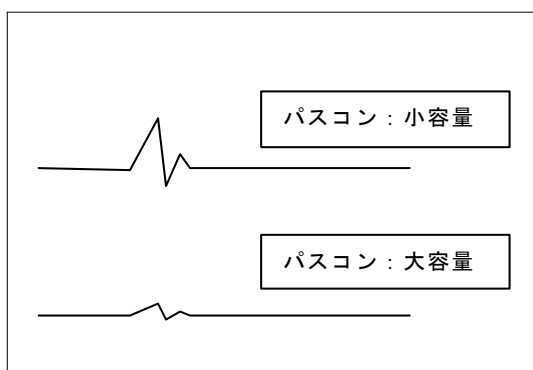


図 5.2.1 パスコン容量の違いによるサージ波形(例)

5.3 VS、Vcc(15V)ラインへの外来サージによるインバータ IC 破壊(3)

- ・原因 モータの VS ライン、Vcc(15V)ラインへの外来サージがインバータ IC へ印加された。基板上の保護素子が IC から遠く、サージを十分吸収できなかった。
- ・症状 IC の過電圧破壊によって、モータが回転しない。
- ・対策 サージ吸収用のパスコンやツェナーダイオードを IC の近傍に配置してください。

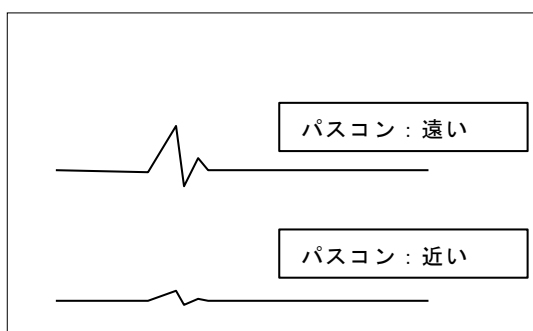


図 5.3.1 パスコンの位置の違いによるサージ波形(例)

5.4 Vcc (15V) ラインへの外来サージによるインバータ IC 破壊

- ・原因 Vcc (15V) ラインへLVSD レベルより低電圧のパルス状のノイズが印加された。
このような場合、IC は瞬時的な LVSD 動作を繰り返し、過熱破壊を引き起こす可能性がある。
- ・症状 IC の破壊により、モータが回転しない。
- ・対策 ①電源回路部(電源ケーブルのインダクタンスやノイズフィルタ回路等)の見直しによりモータ Vcc ラインに重畳するノイズを排除してください。
②IC の VCC-GL 端子の近傍に、十分な容量のコンデンサを接続してください。

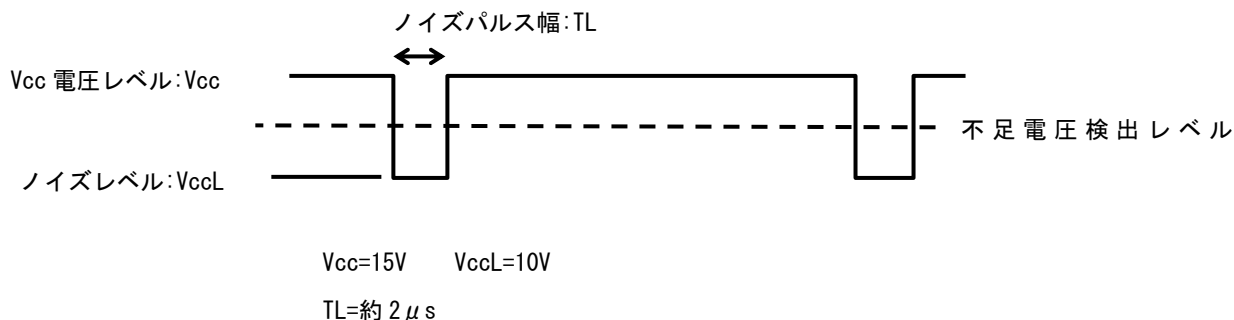


図 5.4.1 IC 破壊時の Vcc ノイズ波形 (例)

5.5 Vcc (15V) ラインノイズによるインバータ IC 破壊

- ・原因 Vcc (15V) 端子に最大定格を超えるサージ電圧が印加された。
- ・症状 IC の過電圧破壊によって、モータが回転しない。
- ・対策 ①IC 端子に近接してパスコン C1 を配置してください。パスコンには、セラミックコンデンサ等の周波数特性の良いものを選択してください。容量の目安は約 1 μ F です。
②図 5.5.1 のように、モータ基板コネクタ部に近接してコンデンサ C2 等のサージ吸収素子を配置するとより有効です。

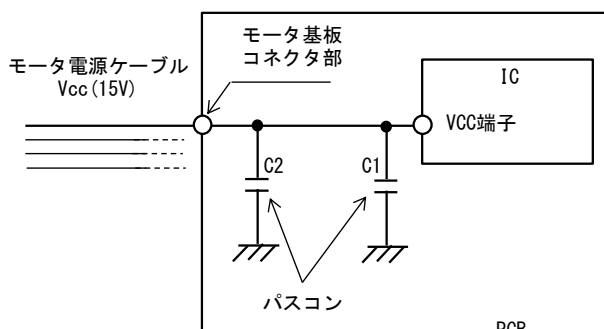


図 5.5.1 サージ電圧保護素子設置 (例)

5.6 Vs 電源投入時ノイズによるインバータ IC 破壊

- ・原因 Vs 電源投入時の電圧はね上がりにより、Vs 端子に最大定格を超えるサージ電圧が印加された。
- ・症状 IC の過電圧破壊によって、モータが回転しない。
- ・対策 IC の Vs 端子に近接して電源平滑用コンデンサを配置してください。電源平滑用コンデンサには電解コンデンサを用いるのが一般的です。

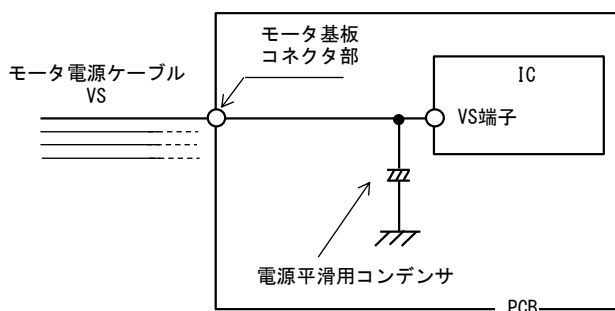


図 5.6.1 電源平滑用コンデンサ設置 (例)

5.7 検査装置のリレーノイズによるインバータ IC 破壊

- ・原因 検査装置の電氣的 ON/OFF 制御にメカニカルリレーを使用した。リレーの ON/OFF 時にサージが発生し、IC へ印加された。
- ・症状 IC の過電圧破壊によって、モータが回転しない。
- ・対策 リレーは水銀リレー等を使用してください。リレーの ON/OFF 時に発生するサージが最大定格値以下であることを確認してください。

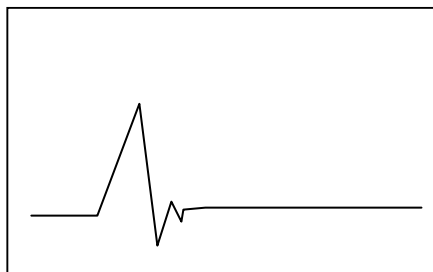


図 5.7.1 メカニカルリレー使用時のサージ波形(例)

5.8 欠相モータ不具合

- ・原因 欠相状態のモータが市場へ流出した。
- ・症状 モータは欠相していても、起動時のロータの位置により起動する場合がある。そのためモータ回転検査でモータの欠相を検出できない。
- ・対策 モータの欠相を検出するためには、電流のモニタもしくは振動のモニタを行ってください。

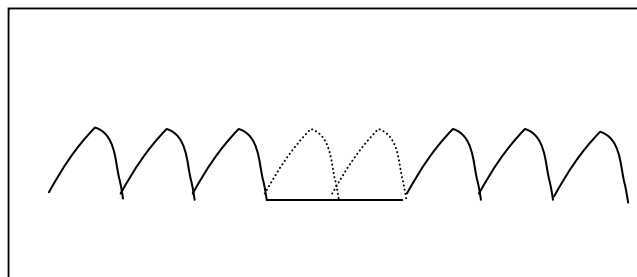


図 5.8.1 欠相状態での電流波形(例)

6. ご使用上の注意事項

6.1 静電気対策

- (a) IC は、静電気によるダメージから保護できるように、取り扱い上の注意が必要です。IC 運搬用の容器、治具は、輸送中の振動等外部からの影響によって帯電しないものとしてください。導電性容器を用いるなど有効な手段をとってください。
- (b) 作業台、機械装置、測定器など IC が触れるものは接地してください。
- (c) 人体衣服に帯電した静電気による破壊を防止するため、IC 取り扱い中は人体を高抵抗(100kΩ～1MΩ)を介して接地してください。
- (d) 他の高分子化合物と摩擦が生じないようにしてください。
- (e) IC を実装したプリント板を移動する場合には、振動や摩擦が生じないようにするとともに、端子を短絡して同電位にするなどの配慮が必要です。
- (f) 基板への実装工程では、加湿器を用い相対湿度を 45～75%に維持することが必要です。また、湿度管理が困難な場合は空気イオン化ブロー(イオナイザーともいう)の併用が有効です。

6.2 保管条件(対象: EGN30620F、EGN30622F、EGN30622R、EGN30622S)

(1) 防湿包装(アルミラミネート袋)開封前

[温度、湿度] 5～35℃、85%RH 以下

[期限] 2 年以内

(2) 防湿包装(アルミラミネート袋)開封後

防湿包装を開封後 実装までの保管条件は、下記に示す条件内での実装を推奨いたします。

[温度、湿度] 5～30℃、70%RH 以下

[期限] 1 週間以内

(3) 防湿包装開封後の一時保管

防湿包装を開封後、未使用品を一時的に保管される場合は、できるだけ短時間(10 分間程度)に乾燥剤とともに防湿袋に戻し、開口部を 2 つ折りにし、粘着テープ等で密閉したうえで、以下の条件で保管されることを推奨いたします。

[温度、湿度] 5～35℃、85%RH 以下

[期限] 1 か月以内

※上記(1)～(3)の[期限]を超えることが予想される場合は、常温の乾燥炉(30%RH 以下)での保管を推奨します。

(4) ベーク処理

上記(1)～(3)の[期限]を超えた場合、以下の条件でベーク処理を行ってください。

(常温の乾燥炉(30%RH 以下)で保管していた場合は、この限りではありません。)

なお、テーピング包装品のテープおよび、リールは耐熱仕様ではありませんのでベーク処理は行わないでください。

ベーク処理を施す際には、耐熱容器に移し替えてください。

ベークの条件を下記に示します。

[温度] 125±5℃

[時間] 16～24h

6.3 最大定格

本製品を用いる電子回路の設計にあたっては、使用しかなる外部条件の変動においても、『最大定格』を超えないようにしてください。最大定格を超えた場合は、本製品が故障するおそれがあります。最大定格値を超えて使用した場合の本製品の故障および二次的損失については、当社はその責任を負いません。

6.4 ディレーティング設計

信頼性確保のため、『最大定格』の範囲内においても、高負荷(高温、高電圧、大電流)での連続使用は避け、ディレーティング設計を行ってください。

6.5 安全設計

本製品は、偶発的または予期せぬサージ電圧などによって故障する場合がありますので、故障しても拡大被害が出ないような冗長設計、誤動作防止設計など安全設計を図ってください。

6.6 用途

高い信頼性が要求される以下の用途に使用される場合には、必ず、事前に当社へご連絡のうえ、文書による承諾を得てください。

・自動車用、鉄道用、船舶用・・・等

また、極めて高い信頼性が要求される用途には使用しないでください。

・原子力制御システム、航空宇宙機器、ライフサポート関連の医療機器・・・等

7. 本書の取り扱い注意事項

- (1) 本資料に記載の製品データ、図、表などのすべての情報は本資料発行時点のものであり、当社はこれらの情報や本資料に記載した製品の仕様等を予告なしに変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認ください。
- (2) 本資料に記載された当社製品に関する情報やデータは、あくまで用途や使用例の一部を示すものです。これらの情報やデータの使用に起因または関連して、お客様や第三者に生じた損害および第三者の特許権、著作権、そのほかの知的財産権の侵害等に関して、当社は一切責任を負いません。
また、本書に基づき第三者または当社の特許権、著作権、そのほかの知的財産権を何ら許諾するものではありません。
- (3) 本資料の一部または全部を当社に無断で転載、または複製することを堅くお断りします。
- (4) 本資料に記載された製品(技術)を、以下の目的で使用することを禁止します。
 - (a) 国際的平和および安全の維持の妨げとなる使用目的を有する者への再提供
 - (b) 上記のような目的で自ら使用すること、または第三者に使用させることなお、輸出または国外へ提供される場合は、「外国為替及び外国貿易法」(外為法)、「米国輸出管理規則」およびこれらの関連法令並びに輸出先で適用される輸出入管理に関する法令及び規則の定めるところにしたがい、必要な手続きをとってください。
- (5) 本資料に記載した情報は、慎重に制作したのですが、万一本資料の記述の誤りに起因する損害がお客様に生じた場合においても、当社はその責任を負いません。
- (6) 本資料に関する詳細についてのお問合せ、その他お気付きの点等がございましたら当社営業窓口までご照会ください。